


Curriculum Vitae
Europass

Informazioni personali

Cognome nome
Indirizzo
Telefono
Email
Nazionalità
Data di nascita
Sesso

Shu: 41r

Istruzione e formazione

Date
Certificato o diploma ottenuto
Materia Principale

Nome e tipo d'istituto di
Istruzione o formazione

Date
Certificato o diploma ottenuto

Date
Certificato o diploma ottenuto
Principali materie/Competenze
professionali apprese

Voto di Laurea
Nome e tipo d'istituto di
Istruzione o formazione

Date
Certificato o diploma ottenuto
Principali materie/Competenze
professionali apprese
Voto di Laurea
Nome e tipo d'istituto di
Istruzione o formazione

**Esperienza
professionale**

Date
Funzione o posto occupato
Principali mansioni e
responsabilità

12/06/2013

Dottore di Ricerca in "Sistemi e Tecnologie per lo Spazio".
"Progetto ed implementazione di una Radio Autonoma per applicazioni spaziali usando la riconfigurazione parziale dinamica". In collaborazione con Thales Alenia Space Italia.

Università degli Studi di Roma "Tor Vergata", Dipartimento di Ingegneria Elettronica

20/11/2009

Abilitazione all'esercizio della professione di Ingegnere.

Da Ottobre 2006 a Ottobre 2008

Laurea Specialistica in Ingegneria Elettronica.
Tesi Specialistica: "FPGAs (Field Programmable Gate Arrays) e riconfigurazione parziale dinamica: Studio sperimentale ed applicazioni".
110 e Lode

Università degli Studi di Roma "Tor Vergata"

Da Ottobre 2003 a Luglio 2006

Laurea Triennale in Ingegneria Elettronica.
Tesi Triennale: "Algoritmi genetici per l'ottimizzazione dei dispositivi elettronici".
110 e Lode

Università degli Studi di Roma "Tor Vergata"

Da Maggio 2017 a Dicembre 2018

Dipendente CTER VI livello presso CNR-ISAC
Protocollo CNR 31646 del 09/05/2017
Protocollo ISAC 24720 del 04/04/2018

Attività sperimentale, sviluppo e trasferimento tecnologico nell'ambito del progetto di ricerca "Open Lab Atmosfera e Mare OPLAM".

Nome e indirizzo del datore di lavoro	Nome e indirizzo del datore di lavoro
Tipo o settore d'attività	Tipo o settore d'attività
Funzione o posto occupato	Funzione o posto occupato
Principali mansioni e responsabilità	Principali mansioni e responsabilità
Nome e indirizzo del datore di lavoro	Nome e indirizzo del datore di lavoro
Tipo o settore d'attività	Tipo o settore d'attività
Funzione o posto occupato	Funzione o posto occupato
Principali mansioni e responsabilità	Principali mansioni e responsabilità
Nome e indirizzo del datore di lavoro	Nome e indirizzo del datore di lavoro
Tipo o settore d'attività	Tipo o settore d'attività
Funzione o posto occupato	Funzione o posto occupato
Principali mansioni e responsabilità	Principali mansioni e responsabilità
Nome e indirizzo del datore di lavoro	Nome e indirizzo del datore di lavoro
Tipo o settore d'attività	Tipo o settore d'attività

Progettazione e sviluppo del sistema elettronico di acquisizione della strumentazione presente nel sistema mobile AEROLAB dell'Istituto, protocollo ISAC 0003950 del 06/12/2018. Progettazione e sviluppo del sistema elettronico di gestione ed acquisizione del sistema Lidar presso la Base Aerea CNR "Dirigibile Italia", protocollo ISAC 0003959 del 06/12/2018. Progettazione sistema elettronico di acquisizione dati della strumentazione per il monitoraggio ambientale a bordo delle piattaforme aeree di cui si avvale l'Istituto, protocollo ISAC 0003958 del 06/12/2018. Istituto di Scienze dell'Atmosfera e del Clima, Via Fosso del Cavaliere 100, 00133 Roma (RM)

Centro di Ricerca

Da Ottobre 2016 a Maggio 2017
Assegnista di ricerca
Protocollo ASI 0008759 del 03/10/2016
Ricerca sulle tecniche di Telelevamento da satellite con preferenza alle applicazioni riguardanti il campo della Sorveglianza Marittima.
Agenzia Spaziale Italiana, Via del Politecnico Snc, 00133 Roma (RM)

Settore Spaziale

Da Agosto 2013 a Ottobre 2015
Responsabile Dipartimento Ricerca e Sviluppo.
Analisi di Sistemi e Protocolli per il Controllo degli Impianti di Illuminazione mirati al Risparmio Energetico ed alla Realizzazione di Sistemi Integrati per la Gestione Remota.
Itawar Consulting Srl, Via di Valle Lupara Snc, 00148 Roma (RM)

Importazione, Vendita e Progettazione di Sistemi di Illuminazione a LED ed Energia Solare.

Da Settembre 2012 ad Agosto 2013
Ricerca nel progetto EDA-RICS dell'Agenzia della Difesa Europea (EDA).
Definizione di una piattaforma comune per l'Applicazione della Teoria dei Complessi Sensing al Sistema della Difesa e Guerra Elettronica e preparazione di codice dimostrativo Matlab per valutare benefici e problematiche applicative.
Selex ES S.p.A. - Gruppo Finmeccanica, Via Tiburtina Km. 12.400, 00131, Roma (RM)

Settore della Difesa

Da Ottobre 2011 ad Agosto 2013
Ricerca in Sistemi Radar Strutturando i Principi della Teoria sul Complessive Sensing.
Applicazione della Teoria del Complessive Sensing ai Sistemi Radar di Sorveglianza. Studi di applicazione ai sistemi attuali ed implementazione di algoritmi custom per la ricostruzione del segnale acquisito.
Consorzio Roma Ricerche, Via Giacomo Peroni, 00131, Roma (RM)

Centro di Ricerca

Da Febbraio 2012 a Ottobre 2012
Ingegnere elettronico
Realizzazione di circuiti stampati custom: dalla fase di Ideazione, alla fase di produzione, montaggio e collaudo.
Doutle Jack di Jacopo De Domenico, Via Valtiano 44/G, 50031, Barberino di Mugello (FI)

Vendita e Assistenza su PC e Console

Date

Funzione o posto occupato

Principali mansioni e responsabilità

Nome e indirizzo del datore di lavoro

Tipo o settore d'attività

Date

Funzione o posto occupato

Principali mansioni e responsabilità

Nome e indirizzo del datore di lavoro

Tipo o settore d'attività

Date

Funzione o posto occupato

Principali mansioni e responsabilità

Nome e indirizzo del datore di lavoro

Tipo o settore d'attività

Capacità e competenze professionali

Madrelingua

Altre lingue

Autovalutazione

Livello europeo¹⁾

Inglese

Spagnolo

Capacità e competenze espositive

Capacità e competenze organizzative

Capacità e competenze tecniche

Da Febbraio 2010 a Maggio 2010

Ingegnere elettronico

Realizzazione di un sistema elettronico "self-powered" e a bassa manutenzione basato su pannelli solari e super-condensatori.

Università degli Studi di Roma "Tor Vergata", Dipartimento di Ingegneria Elettronica, Via Del Politecnico 1, 00133, Roma

Sviluppo di sistemi elettronici

Da Giugno 2009 a Dicembre 2009

Ingegnere elettronico

Implementazione di un sistema Brain Computer Interface sul dispositivo DSP multicolore Atmel DIOPSIS 940.

Università degli Studi di Roma "Tor Vergata", Dipartimento di Ingegneria Elettronica Via Del Politecnico 1, 00133, Roma

Sviluppo di sistemi elettronici

Da Febbraio 2009 a Giugno 2009

Tutor di Laboratorio

Corso di formazione professionale per conto di Selex SI

Consorzio Ulisse

Via di Tor Vergata 110, 00133, Roma

Sviluppo di sistemi elettronici

Italiano, Albanese

Inglese, Spagnolo

Comprensione		Parlato		Scritto	
Ascolto	Lettura	Interazione	Produzione orale		
C2	C2	C2	C2	C2	
B1	B1	B1	B1	B1	

¹⁾Quadro comune europeo di riferimento per le lingue

Capacità di esposizione di lavori scientifici in ambiti di conferenze internazionali sia settoriali sia generali.

Capacità di organizzare e realizzare progetti complessi utilizzando sia metodologie di tipo bottom-up che di tipo top-down.

Capacità di lavorare sia in modo individuale sia in gruppo, maturate durante le esperienze lavorative e durante il Dottorato di Ricerca. Scouting di nuovi prodotti frequentando fiere a Hong Kong, Taipei e Francoforte e incontri con produttori tramite visita in fabbrica.

Ottima conoscenza dei dispositivi elettronici analogici e digitali, in particolare nella pianificazione e / o la progettazione di sistemi digitali, quali quelli basati su FPGA e ASIC.

Ottima conoscenza dei sistemi di elaborazione di segnale basati su chip FPGA con CPU (ARM) integrata.

Ottima conoscenza delle schede di prototipazione rapida SBC della famiglia Raspberry Pi.

Ottima conoscenza dei sistemi Long Range Radar per difesa aerea.

Ottima capacità di progettazione e realizzazione di schede elettroniche basate su microcontrollore.

Capacità e competenze informatiche

Ultima conoscenza dei sistemi di prototipazione rapida basati su microcontrollori quali Arduino e Texas Instruments MSP430.
Buona conoscenza di strumenti scientifici climatici quali Cellometer, Sodar, Precipitation monitor, etc....
Ultima conoscenza dei protocolli di comunicazione quali RS232, RS485/422, SPI, I²C.
Ultima conoscenza dei protocolli di controllo illuminotecnici a scenografi quali DALI, DMX, 0/1-10V.
Buona conoscenza dei sistemi di accumulo e stoccaggio di energia solare.
Ultima conoscenza dei sistemi operativi Microsoft Windows (XP, Vista, 7, 10) e Microsoft Office.
Ultima conoscenza dei sistemi operativi Linux come Ubuntu, Debian etc..., sia in versione desktop che in versione embedded.
Ultima conoscenza del linguaggio di programmazione Anal C.
Ultima conoscenza del linguaggio di programmazione Python.
Ultima conoscenza dei linguaggi VHDL e Verilog e delle loro applicazioni attraverso l'uso degli ambienti di sviluppo Xilinx ISE, Vivado, EDK, SDK, Parahed, System Generator, ChipScope Pro, Actel Libero IDE and Altera Quartus II, Nios II EDS.
Ultima conoscenza del software di simulazione Matlab e del pacchetto Simulink.
Ultima conoscenza degli ambienti di programmazione per schede di prototipazione rapida come Arduino IDE e TI Energia IDE.
Ultima conoscenza di Cadsoft Eagle per la realizzazione di circuiti stampati.
Ultima conoscenza del software di simulazione HSPICE e PSPICE.
Buona conoscenza del disegno 2-D in ambiente Autocad.
Buona conoscenza di progettazione illuminotecnica in ambiente Dialux.

Patente

Premi
03/07/2009
23/02/2008

Pubblicazioni

Cardarilli, Re, Shuli, 2014, High Performance Bi-Sweam Decompressor for Partial Reconfigurable FPGAs, In *Applications in Electronics Perceiving Industry, Environment and Society 2014*, Springer International Publishing, 133-140.
Cardarilli, Re, Shuli, Simone, 2013, Compressive sensing spectrum analysis for space autonomous radio receivers, In *Proceedings of the 43rd Asilomar conference on Signals, systems and computers (Asilomar'13)*, IEEE Press, 482-494.
Barbato, Cardarilli, Re, Shuli, De Stefani, Peluso, Tocca, 2013, Compressive Sampling Realtime Scalable Radar Signal Reconstruction Core, In *2nd International Workshop on Compressed Sensing applied to Radar (CoSeRa 2013)*.
Shuli, Cardarilli, Re, De Stefani, Peluso, Tocca, 2012, Scenario Emulator for the Compressive Sampling Evaluation on Radar Applications, In *First Conference on Applications in Electronics Perceiving Industry, Environment & Society (Applepies) 2012*.
Shuli, Cardarilli, Re, De Stefani, Peluso, Tocca, 2012, A simulation framework for the comparison of Compressive Sampling algorithms for radar applications, In *1st International Workshop on Compressed Sensing applied to Radar (CoSeRa 2012)*.

Cardarilli, Re, Shuli, Simone, 2011. Partial Reconfiguration in the Implementation of Autonomous Radio Receivers for Space. In *6th International Workshop on Reconfigurable Communication-centric System-on-Chips* (ReCoSoC 2011), 1-6.

Shuli, Petrucci, Cardarilli, Nannarelli, Re, 2009. Multiple constant multiplication through residue number system. In *Proceedings of the 43rd Asilomar conference on Signals, systems and computers* (Asilomar'09), Michael B. Matthews (Ed.). IEEE Press, Piscataway, NJ, USA, 736-739.

Dichiaro, consapevole che le dichiarazioni mandaci sono punite ai sensi del codice penale e dalle leggi speciali in materia, ai sensi dell'art. 46 e dell'art. 47 del DPR n. 445/2000 che quanto espresso nel curriculum sottoscritto corrisponde a verità. Autorizzo inoltre il trattamento dei dati personali ai sensi della legge 675/96. Autorizzo inoltre il trattamento dei dati personali ai sensi del Decreto legislativo 30 Giugno 2003, n° 196 "Codice in materia di protezioni dei dati personali" e dichiaro di essere a conoscenza dei diritti di cui all'art. 13.

Data

12/06/2011

Firma

